

Docente: Andrea Gerosa

Periodo didattico: Primo Semestre 2015/2016

Orario delle lezioni visualizzato: Primo Semestre

	lunedì	martedì	mercoledì	giovedì	venerdì	sabato
08:15-09:15			Circuiti integrati per l'elaborazione dei segnali <i>Andrea Gerosa</i> Ne			
09:15-10:15			Circuiti integrati per l'elaborazione dei segnali <i>Andrea Gerosa</i> Ne			
10:15-11:15						
11:15-12:15						
12:15-13:15	Circuiti integrati per l'elaborazione dei segnali <i>Andrea Gerosa</i> Pe					
13:15-14:15	Circuiti integrati per l'elaborazione dei segnali <i>Andrea Gerosa</i> Pe					
14:15-15:15	Circuiti integrati per l'elaborazione dei segnali <i>Andrea Gerosa</i> Laboratorio - Aula Ge	Circuiti integrati per l'elaborazione dei segnali <i>Andrea Gerosa</i> Pe				
15:15-16:15	Circuiti integrati per l'elaborazione dei segnali <i>Andrea Gerosa</i> Laboratorio - Aula Ge	Circuiti integrati per l'elaborazione dei segnali <i>Andrea Gerosa</i> Pe				

16:15-17:15						
17:15-18:15						
18:15-19:15						

Nome insegnamento	Crediti	Professori	Assistenti alla docenza
Circuiti integrati per l'elaborazione dei segnali	9	A. Gerosa	