

**Corso di laurea:** Ingegneria informatica - triennale

**Curriculum:** Percorso comune - 3 anno

**Date di inizio/fine curriculum:** lunedì 27 febbraio 2017 - sabato 10 giugno 2017

**Periodo didattico:** Secondo Semestre 2016/2017

**Orario delle lezioni visualizzato:** BOZZA ORARIO Secondo semestre

	lunedì	martedì	mercoledì	giovedì	venerdì	sabato
08:15-09:15		<b>Elettronica digitale</b> <i>Andrea Gerosa</i> Ke		<b>Segnali e sistemi</b> <i>Nevio Benvenuto</i> Ae	<b>Fondamenti di intelligenza artificiale</b> <i>Silvana Badaloni</i> Le	
		<b>Segnali e sistemi</b> <i>Nevio Benvenuto</i> Ve				
09:15-10:15		<b>Elettronica digitale</b> <i>Andrea Gerosa</i> Ke		<b>Segnali e sistemi</b> <i>Nevio Benvenuto</i> Ae	<b>Fondamenti di intelligenza artificiale</b> <i>Silvana Badaloni</i> Le	
		<b>Segnali e sistemi</b> <i>Nevio Benvenuto</i> Ve				
10:15-11:15	<b>Segnali e sistemi</b> <i>Tomaso Erseghe</i> Ke	<b>Elettronica digitale</b> <i>Andrea Cester</i> Ae		<b>Programmazione di sistemi embedded</b> <i>Carlo Fantozzi</i> Ce	<b>Reti di calcolatori</b> <i>Nicola Zingirian</i> Le	
11:15-12:15	<b>Segnali e sistemi</b> <i>Tomaso Erseghe</i> Ke	<b>Elettronica digitale</b> <i>Andrea Cester</i> Ae		<b>Programmazione di sistemi embedded</b> <i>Carlo Fantozzi</i> Ce	<b>Reti di calcolatori</b> <i>Nicola Zingirian</i> Le	
12:15-13:15	<b>Programmazione di sistemi embedded</b> <i>Carlo Fantozzi</i> Ce		<b>Elettronica digitale</b> <i>Andrea Cester</i> Ae	<b>Segnali e sistemi</b> <i>Tomaso Erseghe</i> Ve		
			<b>Elettronica digitale</b> <i>Andrea Gerosa</i> Be			
13:15-14:15	<b>Programmazione di sistemi embedded</b> <i>Carlo Fantozzi</i> Ce		<b>Elettronica digitale</b> <i>Andrea Cester</i> Ae	<b>Segnali e sistemi</b> <i>Tomaso Erseghe</i> Ve		
			<b>Elettronica digitale</b> <i>Andrea Gerosa</i> Be			

14:15-15:15	<b>Reti di calcolatori</b> <i>Nicola Zingirian</i> Ce	<b>Programmazione di sistemi embedded</b> <i>Carlo Fantozzi</i> Me	<b>Segnali e sistemi</b> <i>Nevio Benvenuto</i> Ke <b>Segnali e sistemi</b> <i>Tomaso Erseghe</i> Ve	<b>Fondamenti di intelligenza artificiale</b> <i>Silvana Badaloni</i> Ce		
15:15-16:15	<b>Reti di calcolatori</b> <i>Nicola Zingirian</i> Ce	<b>Programmazione di sistemi embedded</b> <i>Carlo Fantozzi</i> Me	<b>Segnali e sistemi</b> <i>Nevio Benvenuto</i> Ke <b>Segnali e sistemi</b> <i>Tomaso Erseghe</i> Ve	<b>Fondamenti di intelligenza artificiale</b> <i>Silvana Badaloni</i> Ce		
16:15-17:15		<b>Fondamenti di intelligenza artificiale</b> <i>Silvana Badaloni</i> Ce		<b>Reti di calcolatori</b> <i>Nicola Zingirian</i> Ce		
17:15-18:15		<b>Fondamenti di intelligenza artificiale</b> <i>Silvana Badaloni</i> Ce		<b>Reti di calcolatori</b> <i>Nicola Zingirian</i> Ce		
18:15-19:15						

Nome insegnamento	Tipo insegnamento	Crediti	Professori	Assistenti alla docenza
Elettronica digitale	Consigliato	6	A. Cester	
Elettronica digitale	Consigliato	6	A. Gerosa	
Fondamenti di intelligenza artificiale	Scelta	9	S. Badaloni	
Programmazione di sistemi embedded	Scelta	9	C. Fantozzi	
Reti di calcolatori	Obbligatorio	9	N. Zingirian	
Segnali e sistemi	Consigliato	9	N. Benvenuto	
Segnali e sistemi	Consigliato	9	T. Erseghe	