

Docente: Daniele Vogrig

Periodo didattico: Secondo Semestre 2016/2017

Orario delle lezioni visualizzato: BOZZA ORARIO Secondo semestre

	lunedì	martedì	mercoledì	giovedì	venerdì	sabato
08:15-09:15		Progettazione e sintesi di circuiti digitali <i>Daniele Vogrig</i> Oe		Elettronica dei sistemi digitali <i>Daniele Vogrig</i> Ke		
09:15-10:15		Progettazione e sintesi di circuiti digitali <i>Daniele Vogrig</i> Oe		Elettronica dei sistemi digitali <i>Daniele Vogrig</i> Ke		
10:15-11:15	Elettronica dei sistemi digitali <i>Daniele Vogrig</i> Ve					
11:15-12:15	Elettronica dei sistemi digitali <i>Daniele Vogrig</i> Ve					
12:15-13:15						
13:15-14:15						
14:15-15:15	Progettazione e sintesi di circuiti digitali <i>Daniele Vogrig</i> Pe	Elettronica dei sistemi digitali <i>Daniele Vogrig</i> De				
15:15-16:15	Progettazione e sintesi di circuiti digitali <i>Daniele Vogrig</i> Pe	Elettronica dei sistemi digitali <i>Daniele Vogrig</i> De				

16:15-17:15						
17:15-18:15						
18:15-19:15						

Nome insegnamento	Crediti	Professori	Assistenti alla docenza
Elettronica dei sistemi digitali	9	D. Vogrig	
Progettazione e sintesi di circuiti digitali	6	D. Vogrig	